广西科学 Guangxi Sciences 2004, 11 (1): 30~ 36

硅上液晶微型显示器工作原理 Operation Principles of FLCoS Microdisplays

郑文军

Zheng Wenjun

(爱丁堡大学电子电气工程系 英国)

(Department of Electronics & Electrical Engineering, The University of Edinburgh, King 's Buildings, Edinburgh EH9 3JF, United Kingdom)

摘要 硅上铁电液晶显示器是以 FloS空间光调制器为光引擎的微显示系统,空间光调节器的工作原理与表面 稳定型铁电液晶器件相同.硅上铁电液晶微显示器运行时,图像信号被编码后经由空间光调制器加载到光波前, 再通过光学系统解码读出,灰度和色彩则可通过时序编码方法来产生. 关键词 微显示器 铁电液晶 表面稳定型铁电液晶 硅上铁电液晶

中图法分类号 TN 104.3

Abstract Ferroelectric liquid crystal on silicon (FLCoS) is a new type of microdisplay. The core element of the microdisplay is a spatial light modulator made by sandwiching a thin layer of FLC between a piece of cover glass and a silicon backplane which consists of a pixel array with each pixel connected to a driving circuit. The operation of each pixel of the FLCoS spatical light modulator is the same as that of a surface stabilised ferroelectric liquid crystal device. In a FLCoS microdisplay, the image signals can be imprinted onto a wave front by the FLCoS spatial light modulator, and the images can be read out through an optical system. The colour can be created by means of temporal multiplexing.

Key words microdisplay, ferroelectric liquid crystal, surface stabilized ferroelectric liquid crystal, ferroelectric liquid crystal on silicon

硅上液晶 (LCoS)是以大规模集成电路硅芯片为 基板,以液晶为工作媒体的新型器件^[1-3].早期, LCoS器件被开发用于光学计算.数据储存及光波前 处理等非显示应用领域.由于这种器件具有良好的调 光功能,它们在显示器中有着广泛的应用.由于 LCoS 具有可以借助当代微制作工艺实现微型化的特点, FLCoS在当今移动通讯和信息处理系统日趋小型化 和微型化.自以 LCoS为光引擎的投影系统样机在 1997年被报道^[4-6]以来,对 LCoS的研究及其产品的 开发在过去几年中形成了高潮.现在,LCoS已被用 于头盔微显示器、近眼显示装置,以及背投电视机 中^[7-11].

常规的 LCoS使用向列态液晶(NLC)为工作媒介.这种器件工艺较成熟,所用材料便宜,制作成本低.但由于 NLC对外加电场的响应速度慢(其电光开

铁电液晶 (FLC)是快速响应材料,它们对外加电场的响应速度可达数十微妙的量级,比 NLC快了几个数量级,是制作 LCoS的优良材料.FLC的电光开关具有双稳态,这一特性加上 CMOS集成电路的数码化的本性,使得 FLCoS有可能成为全数码化的显示器.此外,FLC器件所需的驱动能量比 NLC的更低,而且 FLC器件很薄,因而器件的视角要比 NLC器件的大.这些优良的特性使得 FLCoS在高质量图像显示器中将充当重要的角色.

本文在描述表面稳定型铁电液晶的基础上,对 FLCoS微显示器的工作原理作了介绍.文中讨论偏 重于液晶器件方面,有关大规模集成电路的知识可参 阅相关文献.

关时间在数十毫秒的量级), NLCoS在高质量、高分 辨率图像显示中的应用受到限制.

²⁰⁰³⁻⁰¹⁻¹⁵收稿, 2003-04-23修回。

目前常用的 FLC是扭转倾斜近晶 C(Se*)态液 晶.这种液晶的分子呈杆状.即其纵向线度大于横向 线度.在这种液晶态中.分子自行组合形成一种层状 结构.在每一分子层内分子相互制约使得它们的长轴 倾向干互相平行.对一个分子层内所有分子的长轴的 指向作统计平均即可得到一个指向矢量 n.这个指向 矢量即代表该层分子的指向.分子指向与层面法线偏 离一个角度 θ . θ 也被称为 Sc^{*}态的分子倾斜角.每一 个分子层的指向矢量相对于与之相邻的两个分子层 的指向矢分别在相反的方向上转过了一个等量的小 角度,因而形成一种沿分子层的法线方向上扭转的螺 旋型结构.若将一个螺距中分子指向矢量移动到同一 个平面上,它们将组成一个锥面,该锥面的锥角为分 子倾斜角的 2倍 (参看图 1). 指向矢量在分子层平面上 的投影被称为 c 矢量.在一个螺距中 c 矢量旋转了 ④.这种螺旋结构造成了分子群对称性的降低,从而 使得在与分子指向和层面法向同时正交的方向上存 在非零分子偶极矩.也就是说.分子群对称性的降低 导致了平行于分子层面的自发极化的产生^[12]



冬 1 Se^{*}态的分子分层排列

Fig. 1 Molecules are packed in a layerstructure in the Sc* phase

当一电场施加到 FLC上时,电场与分子偶极子 耦合产生一力矩,从而驱动分子在锥面上作旋转运 动,即分子的一端固定在锥顶上,另一端则沿锥底的 圆弧转动.这种运动即所谓的 Goldstone模式运 动[13].

虽然螺旋近晶态液晶存在铁电性,但是对於螺旋 结构的分子群在一个螺距上作统计平均后分子的自 发极化强度互相抵消,因此宏观上 Se 态不显铁电 性,为了利用液晶的铁电性,必须对 S_c^* 态的螺旋结 构加以抑制,并使所有的液晶分子都指向同一方向.

这些要求可通过表面稳定型铁电液晶(SSFLC)^[14]来 实现

SSFLC器件的结构如图 2所示. 一薄层 (~ 2/m) FLC被灌入两片蒸镀有氧化锡铟 (ITO)透明导电层 玻璃基板之间做成夹层器件,在两片玻璃基板的内表 面上分别附着上一分子定向层.用以将分子指向定向 到特定的方向上. S_c^* 态的螺旋结构则由基板表面对 液晶的作用加以限制.实验证明.当 FLC的厚度远小 干螺旋结构的螺距时分子的扭曲将被抑制,在这种器 件中,分子层垂直于基板表面,所有分子具有相同的 指向,从而形成所谓的书架结构(见图2).由于表面的 约束作用,液晶分子在垂直于基板表面的外加电场驱 动下只能有两个可能的位置,这两个位置分别对应于 外电场在两块基板之间的极性.在这两个位置上.分 子的极化强度矢量分别与相应的外电场的方向平行, 而分子的指向矢位于分子锥的轴线的两侧,相互成 2) 角,如果分子在定向层表面上不是强锚定,则在这两 个位置上分子的能量状态是简并的,分子被具有一定 极性的电场驱动到两个位置之一后,将稳定地保持在 这个位置上,即使外电场被撤去也不会改变,直到施 加一个反极性的电场、分子才会被驱动到另一指向位 置.此即 SSFLC在电场中分子指向的双稳态效应.



(a) 图 2 表面稳定铁电液晶器件示意图

(h)

Fig. 2 Showing a SSFLC device

由于液晶是双折射物质,一层分子定向的 FLC 相当一块单光轴晶片.一束线偏振光通过这层液晶后 产生的相位差为

 $W_{=} - \frac{Q M n d}{M}$ (1)

式中. Δn 为液晶的双折射率,d为液晶层厚度. λ 为入 射光波长.

将 SSFLC器件安置在两片互成正交设置的偏振 片之间,即可制成 FLC光阀(见图 2).经过 FLC光阀 的出射光强可由下式描述[15]

 $I = I_0 \sin^2 2h \sin^2 W$ (2)式中,10为入射光强,1为分子指向与起偏器的偏振轴

广西 科学 2004年2月 第 11巻第 1 期 的夹角.如果 SSFLC器件的安置使得分子的两个可能指向之一与起偏器的偏振轴平行,即 H= 0,故 I= 0,显示表面因无光透出而呈黑暗态,此即器件的暗态.改变电场的极性,分子将被外加电场驱动到另外一个可能位置上.这时, H= \mathcal{D} ,于是出射光为一椭圆偏振光,故部分光将透过检偏器而显示表面呈明亮态,此即器件的亮态.对于一束具有一定波长入射光,如果适当控制 d,使得 W= c/2,即使得 FLC薄层成为一半波片;并选用适当的 FLC,使得分子倾斜角满足 $\mathcal{D} = c/4$,即 $\theta = 22.5°$,则出射光强可达到最大.由于分子指向在电场中具有双稳态的特性,因而 SSFLC的两个光学状态,即"亮态"和"暗态",也是稳定的.这种在电场中所具有的两个稳定的光学状态的特性即为 SSFLC的电光双稳态特性.

衡量 FLC器件质量的一个重要指标是其在电场 驱动下的开关速度,通常用响应时间来表示.工程上, SSFLC器件的响应时间^f由实验测出,可用下面的经 验公式来描述^[16]

 $f = \frac{1.8V_h}{P_s \cdot E},$ (3)

式中, *E*为外加电场强度, *Ps*为 FLC的自发极化强度, *K*为旋转粘滞度.近 30年来, 很多具有优良的电光开关性能的 FLC已被开发出来.表 1依开关速度为指标列出了一些厂家的典型产品.这些产品的开关时间都不超过 50 µ s, 是用于快速 FLC 器件的良好材料.

表1 典型快速开关 FLC材料

Table 1 Typical fast switching FLCs

生产厂家 Manufacturer	产品名称 Product Code	开关速度 Switching Speed	膜层厚度 Thick ness	测试环境 温度 Testing
		(μs)	(µ m)	Temperature (^C)
Chisso Cop. ^[17]	CS1024	25	2	25
	CS1031	37	2	20
E M e rck ^[18]	SCE13	50	2	25
	ZLI 40003	3 20	2	25
Displaytech ^[19]	DI 2000	20	2	25
* E M erck ^[18]	E11	10	~ 6	25

* 作为比较而列入的 NLC. A NLC listed as a comparison.

2 硅上铁电液晶空间光调制器

空间光调制器是一种可以通过对光波的振幅,强度、相位,偏振态、或频率进行调制,从而把信息以空间的方式加载到光波前的器件.空间光调制器可分为两种类型:光驱动型和电场驱动型.FLCoS是电场驱动型空间光调制器.它们通过电场驱动的方式对通过其中的光波的相位,偏振态进行调制,并以反射的方式将载有信息的光波送出,供后续系统进行处理.

2.1 FLCoS空间光调制器的结构和工作原理

FLCoS空间光调制器的结构如图 3所示.结构 上,FLCoS与 SSFLC器件相似,也是把一薄层 FLC 夹在两块基板之间;对分子的指向和消螺旋的要求也 与 SSFLC的一样.不同的是,其中一块基板由一块大 规模集成电路硅芯片取代.硅基板上包含有一个像素 阵列,其中的每一个像素都含有一个存储器.该存储 器输出端与一块铝片连接.铝片的尺寸一般在 10⁴ m × 10^e m 的量级.这个微型铝片有双重功能: 它既是 一个用来驱动液晶的电极,又是一 面反射镜,用以把 进入 FLCoS的光反射出来.

实际上,这个像素阵列的每一个阵列元就是一个 微型 SSFLC光阀.在电场的驱动下,每一个像素元 都象 SSFLC光阀一样可以导通或阻断光波的传播. 对像素阵列进行适当的编码,即可实现图形或图像的 显示.



图 3 (a) FLCoS空间光调制器的结构及 (b)其调光原理 示意图

Fig. 3 Schematically showing (a) the structure, and (b) the principle of the light modulation of the FLCoS spatical light modulator

2.2 SRAM型像素元及其运行^[20,21]

FLCoS的像素元依其电路的种类可有 2种基本 类型:动态随机存取存储器 (DRAM)型和静态随机

Guangxi Sciences, Vol. 11 No. 1, February 2004

存取存储器(SRAM)型.在 FLCoS中多采用 SRAM 类型硅基板.这里仅描述 SRAM型像素元的电路,有 关 DRAM电路的特征可参阅参考文献[20].

SRAM型像素元的结构如图4所示,是由一个 SRAM寄存器和一个异或门(XOR)组成.数据信号 储存在 SRAM寄存器里.寄存器的输出端与 XOB的 输入端连接.XOR的另一个输入端接时钟信号.从 XOR出来的信号输到反射镜电极上.时钟信号同时 与公共电极(玻璃盖板的透明电极)连接,这样,镜面 电极的电位将依寄存器中储存的信号是逻辑'0'或逻 辑'1',而与公共电极同相或反相. SRAM 的这种特 性对 FLC器件非常有益.为防止应空间电荷积累而 引起的 FLC的化学性质蜕变 必须保持 FLC层内的 电荷平衡.因此,当给 FLC输入一个电脉冲后,应输 入一个具有相等幅值相等宽度而极性相反的脉冲.使 用 XOR门电路,只要把时钟信号的工作周期调节为 50% 即可方便实现 FLC层内电荷平衡 由于 SRAM 的逻辑运行本质上是数码式的,而 FLC的电光双稳 态特性也具有类似的逻辑运行功能.因而 FLC能与 SRAM 很好地耦合,从而为制作全数码化显示器奠 定了基础.



图 4 SRAM 电路示意图

Fig. 4 Schematic of the SRAM circuitry

SRAM型像素阵列的运行可被描述如下:

设想在一帧图像期间,一个逻辑'1'被存在像素 寄存器中.在一个时钟周期中,前半个周期使 XOR 的输出为'0,此时像素得到一个正电压,因而像素为 '亮'态;在后半个周期中,XOR输出'1',此时像素得 一负电压,因而像素为'暗'态.因为时钟的工作周期 为 50%,像素有一半时间处于反射态,即'亮'态;而另 一半时间则处于非反射态,即'暗'态.在一个周期内, 电荷是平衡的.现在设想在一帧图像期间,像素寄存 器存了一个逻辑'0的情形.在一个时钟周期内,由于 镜面电极与玻璃盖板电极同相,在 FLC层上将没有 电压差.所以像素将维持被上一个帧幅所驱动到的状 态.这个周期中,FLC层的电荷仍然是平衡的. SRAM 像素工作的逻辑状态列在表 2内.

表 2 SRAM的逻辑数值及 FLCoS空间光调制器的响应

Table 2 Truth table and optical response of the FLC layer

for the SRAM pixel

输入到 门的 Inputs to	XO R 信号 XOR gate	镜面电极 逻辑状态 Logical	前置电极 逻辑状态 Logical state	FLC层的 电压差 Voltage	FLC的光 学响应 Optical
门锁 Latch	时钟 Clock	electrode mirror	electrode	layer	of FLC
0	0	0	0	0	关断 Off
0	1	1	1	0	关断 Off
1	0	1	0	- V _{DD}	关断 Off
1	1	0	1	+ V _{DD}	导通 On

3 硅上铁电液晶微显示器系统

FLCoS微显示器是以 FLCoS空间光调制器为光 引擎的微显示系统.它包含 FLCoS空间光调制器、光 学系统 电子编码和解码等系统.根据图像的性质, LCoS微显示器可分为两大类:

(I)投影系统.包括前投投影仪和背投系统.投 影系统显示的是实像.

(II)直视系统.常见的是装置在数码相机、手提 录像机和头盔显示系统中的监视器.该系统为观察者 提供一个放大了的虚像.

3.1 图像显示机理

直视 FLCoS微显示器一般由 FLCoS光引擎、编码驱动装置、光学系统 (包括光源和成像系统)等几个部分组成.由光源发出的光经光学系统调整后投射到 FLCoS空间光调制器上.图像信号经编码后由空间 光调制器加到入射光上.加载的信号被检出后经光学系统成像放大,传送给观察者.

在 FLCoS微显示器系统中,首先将每帧图像分 解为数帧子图像,然后色彩图像和灰度图像可通过空 间或时间再合成的方式产生.对于 FLCoS器件,电荷 平衡的问题必须考虑在内.如上节所述,为实现电荷 平衡,每输入一帧图像信号,应接着输入一帧平衡补 偿信号.但这帧补偿信号不能被显示,否则将有损于 图像显示的质量.技术上,可利用光源的频闪来将这 帧补偿图像隐去.当图像帧输入时,让光源开启,使图 像被显示出来;而当补偿信号帧输入时,将光源关断, 故无可见图像输出.在快速闪烁时,人的视觉无法感 觉出这种图像帧和补偿帧之间的切换间断,而所看到 的是连续运动的图像.

3.2 FLCoS显示器的图像显示帧频

显示器在单位时间内所能显示的图像帧幅的数 目,即帧频,对图像显示的质量起着非常重要的作用.

广西科学 2004年 2月 第 11卷第 1期

一般帧频越高,图像的清晰度也越高.数学上,帧频是显示一帧图像所需时间的倒数.FLCoS空间光调制器的驱动一般是以列扫描的方式,将数据通过总线输入硅基板.FLCoS微显示器显示一帧图像所耗的时间由下述几个因素决定:

(Ⅰ)每个像素元中的液晶要达到一定的开关状态需要一定的时间.这个时间称为驻留时间.对于一定的液晶材料,驻留时间即为响应时间 τ,由公式 (3) 决定;

(II)將整幅数据全部输入到一个 $M \times N$ 阵列中 所需的时间为 f_{E} .对于列扫描方式, $f_{E} = N$;

(III)在液晶达到开关状态后,为使观察者看到稳 定的图案,该状态必须维持一段时间 f_{FLC};

(IV)为调整帧频而附加的时间 f_{ex} .

所以,输入一帧图形所需的驱动时间 f_4 数值为 $f_4 = f_{x+} + f_{FLC} + f_{ex}$, (4)

为达到电荷平衡,必须输入一帧与所要显示的 图形相同而电压极性相反的信号.我们称这帧信号为 补偿信号,其施加的时间与 fa相等,称为平衡延迟时 间 fa.于是,FLCoS的扫描帧频为

 $f_{\rm CK} = 1/[2(f_{\rm d} + f_{\rm B})] = 1/[2(f_{\rm E} + f_{\rm FLC} + f_{\rm EX})].$ (5)

当 fxx 为零时,帧频达到最大

 $f_{\rm CKM} = 1/[2(f_E + f_{\rm FLC})], \qquad (6)$

选用快速响应的 FLC可以提高 FLCoS器件的帧频. 3.3 灰度的实现

在 FLCoS微显示器中,灰度可通过多元驱动再 合成技术来实现.合成的方式有 2种:空间合成方式和 时间序列方式.

在空间合成方式中,一个像素由一定数目的子像 素组成.像素的灰度通过控制具有一定光学状态的子 像素的数目来实现.像素中这些子像素的大小不是等 同的.各子像素所含的基本像素元的数目为2倍数的 关系.例如,为获得一个8个等级的灰度,一个像素必 须有3个子像素,各子像素的基本像素元的数目分别 为1,2,4,而总共需要8个基本像素元;而要实现16等 级的灰度,每一个像素则需要4个子像素,所含基本像 素元数目分别为1,2,4,8,共16个基本像素元(图5). 一般,在这种技术里,像素的灰度等级数 H与子像素 的数目 S之间的关系为

$$H = 2^{\circ}, \tag{7}$$

而基本像素元的总数为

$$n = \sum_{i=0}^{5} 2, \qquad (8)$$

在运行中,灰度的等级由一定数目的亮态和暗

态基本像素元的组合决定.空间合成方式的缺点是占 用的空间大,降低了器件的分辩率.例如,为实现 *H* 级的灰度,一个 *N*× *M*像素阵列将被分解为 *g*1× *g*² 个含有相等数目的基本像素的分阵列.每个分像素所 含的基本像素为

$$h_1 \times h_2 = \sum_{i=0}^{s-1} 2^i, \qquad (9)$$

式中,*S*由公式(8)得出.这样,可分辨的像素阵列变 $d(N/h_1) \times (M/h_2)$,分辨率下降了 $1/(h_1h_2)$ 倍.



图 5 一个 16级灰度像素元的子像素空间分布示意图

Fig. 5 Schematically showing the spatial distribution of the sub-pixel of a pixel with 16 grey levels

3.4 色彩的产生

在普通的显示器中,各种颜色是通过对三基色 (红、绿 蓝)在空间上进行混合来产生的.在微显示器 中,色彩则是通过时序驱动方式来合成产生.这种方 法是把一彩色图像分解成一系列单色的子图像并转 换为适当编码的比特面,然后按一定的时间序列扫描 到 FLCoS空间光调制器上,并与脉冲单色光配合.当 一帧红的比特面被扫描到 FLCoS空间光调制器上 时,同时向这个比特面闪烁红光.用同样的方法,建立

Guangxi Sciences, Vol. 11 No. 1, February 2004

起绿色和蓝色的单色子像幅面,然后将一定数目的这些单色子像幅累加起来组成具有所需色彩的画面.



图 6 由比特面结合脉冲光源通过时间驱动方式而产生的16级灰度图

Fig. 6 Schematic of binary encoded bit-planes combined with pulsed light source to generate 16 grey levels in temporal multiplexing scheme

3.5 光学系统

微显示器的光学系统可包含两个部分:光源准直 和成像系统.由于微显示器的容许空间小,光学系统 必须小巧紧凑.这里"小巧紧凑"的意思指体积要小、 重量要轻.为达此要求,必须使微显示器的光学系统 中各光学部件尽量兼顾多重功能.图 7展示一种实用 的微显示器光学系统.由光源发出的光经准直后转换 为平行光,并由起偏器调制成线偏振光.这束平行线 偏振光通过分束器时,一半被反射掉,而另外的一半 则被投射到 FLCoS空间光调制器上,图像信号经编 码后经由空间光调制器加到入射光束上.带有信号的 光束被反射镜反射再次进入分束器.出射光强的一半 又被反射掉,余下的光改变传输方向前往光学成像系 统.出射光所载的信号被检偏器检出后送到光学系统 成像放大,然后传送给观察者.





Fig. 7 Schematic of an optical system used in FLCoS microdisplay

4 结束语

本文介绍了 FLCoS微显示器的基本工作原理. 广西科学 2004年2月 第11卷第1期 FLCoS微显示器的核心部分是 FLCoS空间光调制器.这种器件以快速响应的 FLC材料为工作媒体,其构造则是一个含有一块大规模集成电路硅芯片的 SSFLC器件.显示器的基板电路多为 SRAM型,它的每个像素元含有一个 SRAM器件和一块反射镜电极.使用 SRAM型基板可使 FLC体内电荷得到更好 地平衡.FLCoS微显示器是通过多元驱动时间序列 合成方式来获得灰度和色彩.作为微显示器的重要组 成部分,光学系统的地位不容忽视.微显示器的光学 系统的设计的总原则是:在成像清晰的前提下,必须 小巧紧凑,即体积要小 重量要轻.

由于 FLC的开关速度大大优于传统的向列态液 晶,且具有双稳态开关的特性,这使得 FLCoS在微显 示器中的应用较向列态液晶器件具有更大的潜在优 势.FLCoS可能是未来高质量数码化显示器的最佳 候选器件.

参考文献

- Underwood I, Vass D G, Sillitto R M. Evaluation of an nMOS VLSI array for an adaptive liquid-crystal spatial light modulator. IEE Proc, 1986, 133, 77-82.
- 2 Cotter L K, Drabik T J, Dillon R J, et al. Ferroelectricliquid-crystal/silicon-integrated-circuit spatial light modulator. Opt Lett, 1989, 15 29 1~ 293.
- Underwood I, Vass D G, Sillitto R M, et al A high performance spatial light modulator. SPIE, 1991, 1562 107
 ~ 115.
- 4 Sato F, Yagi Y, Hnihara H. High resolution and bright LCD projector with reflective LCD panels. SID Intl Symp Digest Tech Papers, 1997 997~ 1000.
- 5 Alt P M. Single-Crystal silicon for high resolution displays. Conf Record of the Intl Display Research Conf, 1997, 19~ 28.
- 6 Melcher R L, et al. Design and fabrication of a prototype projection data monitor with high information content. IBM J R& D, 1998, 42(3/4): 321-338.
- 7 Jepsen M L, Ammer M J, Bolotski M, et al. High resolution LCOS microdisplay for single double or triple-panel projection systems. Displays, 2002, 23: 109~ 114.
- 8 Smet H, Cuypers D, Calster A, et al. Design, fabrication and evaluation of a high-performance XGA VAN-LCOS microdisplay. Displays, 2002, 23 89~ 98.
- 9 Waldkirch M von, Lukowicz P, Tr oster G. LCD-based coherent wearable projection display for quasi-accommodationfree imageing. Opt Comms, 2003, 217 133~ 140.
- 10 Schuck M, Mcknight D, Johnson K M. SID97 Digest, 1997, 28 293.
- 11 Shimizu. SID2001 Digest, 2001, 32 1072

- 12 Meyer R B. Ferroelectric liquid crystals a review. Mol Cryst Liq Cryst, 1977, 40 747~ 762.
- 13 Schonfeld A, Kremer F, Zentel R. Collective and molecular dynamics in low molar mass and polymeric ferroelectric liquid crystals. Liq Cryst, 1993, 13 403~ 412.
- 14 Clark N A, Lagerwall S T. Submicrosecond bistable electro optic switching in liquid crystals. Appl Phys Lett, 1980, 36 899- 901.
- 15 Pagano-Stauffer L A, Johnston K M, Clark N, et al. Optical logic gates using ferroelectric liquid crystals. SPIE Proc, 1986, 684: 88~ 95.
- 16 Xue J, Handshchy M A, Clark N A. Electrooptic response during switching of a ferroelectric liquid crystal cell with uniform director orientation. Feroelec, 1987, 73 305~

314.

- 17 Chisso Cop. Http://www.chisso.co.jp.
- 18 E Merch. Http://pb.merck.de
- 19 Displayteeh. Http://www.displayteeh.com.
- 20 Burns D C. Design and characterization of a ferroelectric liquid crystal over silicon spatial light modulator, Ph D Thesis, Edinburgh Edinburgh University, 1994.
- 21 Burns D C, Gourlay J, O hara A, et al. A 256* 256 SRAM-XOR pixel ferroelectric liquid crystal over silicon spatial light modulator. Opt Comms, 1995, 119 623~ 632

(责任编辑:黎贞崇)

(上接第 25页 Continue from page 29)

- 13 Zhang H, Zhang B W. Prediction of binary transitiontransition metal amorphous alloys by mechanical alloying. Physica B, 1995, 205 263- 268.
- 14 Alonso A J, Gallego L J, Lopez J M. Glass formation in binary alloy systems a prediction of the composition range Phil Mag A, 1988, A58 79~ 92.
- 15 Liou S H, Chien C L Composition range of binary amorphous alloys. Phys Rev B, 1987, 35: 2443- 2446.
- 16 Egami T, Aur S. Local atomic structure of amorphous and crystalline alloys computer simulation. J Non-crystalline Solids, 1987, 89. 60-74.
- 17 Zhang B W, Xie H W, Liao S Z Amorphous forming ability in the ternary Cu-Sn-P system by mechanical alloying. J Mater Proc Tech, 1999, 89-90 378-384.
- 18 Takeuchi A, Inoue A. Mater Trans JIM, 2000, 41 1372.
- 19 Toop G W. Trans M et Soc. AIME, 1965, 233 850.
- 20 De Boer F R, Boom R, Mattens W C M, et al. Cohesion in metals. Amsterdam: North-Holland. 1988.
- 21 Fremy M A, Gignoux D, Lienard A. Onset of 3d magnetism in the Ce-Ni amorphous alloys. J MMM, 1984, 44 263-268
- 22 Yavari A R, Rouault A. New amorphous Ce₄₅ Ni₅₅ and the use of metallic glass-forming criteria. J Phys F Met Phys, 1986, 16 687-691.
- 23 Wastin F, Sumiyama K, Hihara T, et al. Influence of the synthesis mode on electronic properties of Ce-Ni amorphous alloys. Physica B, 1992, 186~188 563~565.
- 24 Inoue A, Ohtera K, Kita K, et al. New amorphous Mg-Ce-Ni alloys with high strength and good ductility. Jpn J Appl

Phys Lett, 1988, 27 2248~ 2251.

- Zhang S G, Hara Y, Suda S, et al. Physicochemical and electrochemical hydriding-dehydriding characteristics of amorphous MgNi_x (x = 1.0, 1.5, 2.0) alloys prepared by mechanical alloying. J Solid State Electrochem, 2001, 5.23 ~ 28.
- 26 Ong M S, Li Y, Blackwood, D J, et al. The influence of heat treatment on the corrosion behaviour of amorphous meltspun binary Mg-18 at.% Ni and Mg-21 at.% Cu alloy. Mater Sci Eng A, 2001, A304~ 306 510~ 514.
- 27 Liu W H, Wu H Q, Lei Y Q, et al. Amorphization and electrochemical hydrogen storage properties of mechanical alloyed Mg-Ni. J Alloys Compd, 1997, 252 234~ 237.
- 28 Saxena N S, Pratap A, Bhandari D, et al. In Physics of Non-crystalline Solids, L D Pye, W C La Course, H J Stevens eds London Taylor & Francis, 1992 106~ 111.
- 29 Spassov T, Koster U J. Hydrogenation of amorphous and nanocrystalline Mg-based alloys. Alloys Compd, 1999, 287 243.
- 30 Brodova I G, Manukhin A B, Bykov A S. Phys Met Metall, 1998, 85 355.
- 31 Sommer F, Fripan M, Predel B. Proc 4th Int con Rapidly Quenched Metals, T Masumoto, K Suzuki. eds. Jpn Inst Metals Sendai, 1981, 209.
- 32 Chen H M, Zhong X P, Ouyang Y F. Composition range of amorphous Mg-Ni-Y alloys. J Rare Earths, 2003, 21 568.

(责任编辑:黎贞崇)